

I - Objetivo : Programar a memória EPROM de 8K x 8 bits a fim de produzir na saída caracteres codificados onde um subsistema digital de decodificação e display apresentará o número de matrícula com 08 dígitos, de 02 em 02 dígitos, de um dos integrantes do grupo. A memória deve ser endereçada por um contador de 02 bits e a saída deve ser colocada em display com decodificador interno de 7 segmentos. Cada grupo deve apresentar os números de todos os integrantes do grupo.

II - Material Utilizado :

- Maleta digital;
- Protoboard;
- Memória EPROM 2764A;
- Cabos de interligações.

III – Parte Prática

- Programar inicialmente a memória no programador e gravador de EPROM;
- Selecionar o fabricante da EPROM;
- Programar na memória do computador os caracteres (números de matrículas)
- Montar o circuito da memória EPROM em protoboard;
- Testar o circuito e apresentar os resultados.

a) Programação dos Números

A programação dos números deverá saltar endereços como a seguir.

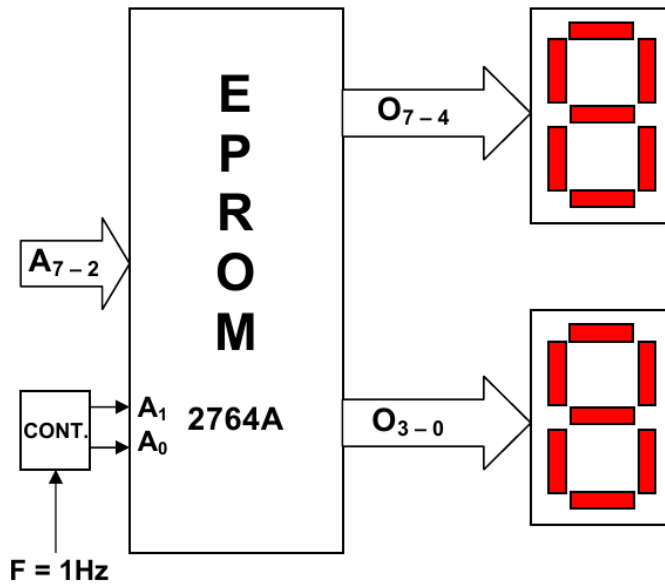
Exemplo : 04 integrantes do grupo com números :

- 1) 223789-0
- 2) 475382-1
- 3) 082295-2
- 4) 354032-6

A ₇	A ₆	A ₅	A ₄	A ₃	A ₂	A ₁	A ₀	O ₇	O ₆	O ₅	O ₄	O ₃	O ₂	O ₁	O ₀	Endereço	Conteúdo
0	0	0	0	0	0	0	0	0	0	1	0	0	0	1	0	0	22
0	0	0	0	0	0	0	1	0	0	1	1	0	1	1	1	1	37
0	0	0	0	0	0	1	0	1	0	0	0	1	0	0	1	2	89
0	0	0	0	0	0	1	1	1	1	0	1	0	0	0	0	3	D0
0	0	0	0	0	1	0	0	0	1	0	0	0	1	1	1	4	47
0	0	0	0	0	1	0	1	0	1	0	1	0	0	1	1	5	53
0	0	0	0	0	1	1	0	1	0	0	0	0	0	1	0	6	82
0	0	0	0	0	1	1	1	1	1	0	1	0	0	0	1	7	D1
0	0	0	0	1	0	0	0	0	0	0	0	1	0	0	0	8	08
0	0	0	0	1	0	0	1	0	0	1	0	0	0	1	0	9	22
0	0	0	0	1	0	1	0	1	0	0	1	0	1	0	1	A	95
0	0	0	0	1	0	1	1	1	1	0	1	0	0	1	0	B	D2
0	0	0	0	1	1	0	0									C	
0	0	0	0	1	1	0	1									D	
0	0	0	0	1	1	1	0									E	
0	0	0	0	1	1	1	1									F	
0	0	0	1	0	0	0	0	0	0	1	1	0	1	0	1	10	35
0	0	0	1	0	0	0	1	0	1	0	0	0	0	0	0	11	40
0	0	0	1	0	0	1	0	0	0	1	1	0	0	1	0	12	32
0	0	0	1	0	0	1	1	1	1	0	1	0	1	1	0	13	D6
0	0	0	1	0	1	0	0									14	
0	0	0	1	0	1	0	1									15	
0	0	0	1	0	1	1	0									16	
0	0	0	1	0	1	1	1									17	
0	0	0	1	1	0	0	0									18	
0	0	0	1	1	0	0	1									19	
0	0	0	1	1	0	1	0									1A	
0	0	0	1	1	0	1	1									1B	
0	0	0	1	1	1	0	0									1C	
0	0	0	1	1	1	0	1									1D	
0	0	0	1	1	1	1	0									1E	
0	0	0	1	1	1	1	1									1F	

b) Montagem do circuito

A pinagem da EPROM 2764A é apresentada em anexo a seguir.

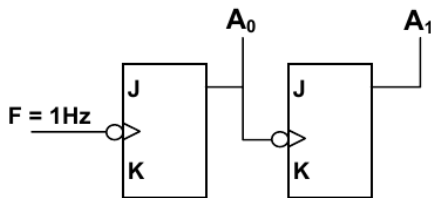


Obs.: Os pinos dos endereços da EPROM não utilizados devem ser aterrados.

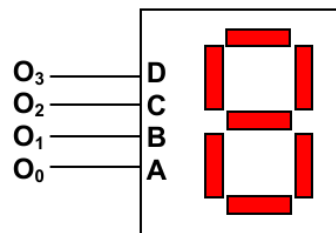
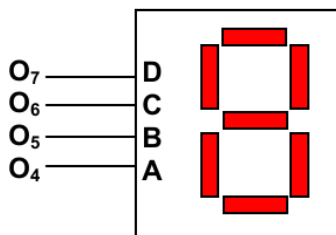
Os pinos de controle e V_{SS} : 14, 20 e 22 – aterrados;

Os pinos V_{CC} , V_{PP} e P' : 1, 27 e 28 – fonte +5V;

O contador assíncrono é montado na maleta com 02 F/Fs tipo T, fazendo $J = K = 1$.



Os displays devem ser ligados da forma a seguir :



Conclusões :